

**Studies for Chapter 4 and 5 Part 1, 6.2.3**

The same method as in the previous week will be applied.

Mandatory reading: From Ch4:Ontwikkeling in de informatietechnologie: 4.1 – 4.2 pages 118 - 127 and from Ch5: Hardware: 5.1.1-5.3.2, pages 139 – 161, Programmeertalen 6.2.3, pages 186 - 187

**Note:**The Fx and Ax exercises are from another source you will find these on this page, the F and A exercises are from the AIV book.

Group 1	Group 2	Group 3	Group 4	Remarks
Fx 2.1	Fx 2.3	F 5.1		
Fx 2.10	Fx 2.11	F 5.5		
F 5.6	F 5.7	F 5.8		
Ax 2.7	Ax 2.12	Ax 2.16		Written Homework
Ax 2.14	A 5.8	A 5.9		Written Homework
A 5.5	A 5.2	A 5.11		Written Homework

**Additional exercises for Chapter 4 and 5, Part 1****Fx2.1**

In welke grootte-klassen kun je computers indelen?

**Fx2.3**

In welke devices (onderdelen) kun je hardware indelen?

**Fx2.10**

Wat verstaan we onder datacompressie?

**Fx2.11**

Wat verstaan we onder het begrip computerarchitectuur?

**Ax2.7**

Beschrijf de structuur van de von Neumann-Architectuur.

**Ax2.10**

Licht de opbouw van een instructie toe, en noem de belangrijkste instructie-types.

**Ax2.12**

Noem de verschillende stappen in de von Neumann-cyclus.

**Ax2.14**

Leg het verschil uit tussen de interne bus en de externe bus bij PC's.

**Ax2.16**

Leg het verschil uit tussen het CISC en het RISC-principe.